

## STELLENBESCHREIBUNG: Mixed-Signal IC Design Ingenieur (M/W/D)

**Standort:** 80% in Frankfurt / 20% Remote

**Bereich:** Mixed-Signal IC Design Hybrid Analog Computing

### Über uns

Wir sind ein innovatives, wachsendes Unternehmen mit Fokus auf die Entwicklung moderner Halbleiterlösungen – darunter auch Chips für zukunftsweisende Anwendungen. Unser Team besteht aus hochqualifizierten und engagierten Fachkräften, die mit großer Leidenschaft an anspruchsvollen IC-Projekten arbeiten.

Wir fördern Vielfalt und begrüßen Bewerbungen aller Menschen unabhängig von Geschlecht, Nationalität, ethnischer Herkunft, Religion/ Weltanschauung, Behinderung, Alter oder sexueller Identität.

Wenn Sie Teil eines dynamischen Umfelds sein und die Technologie von morgen mitgestalten möchten, freuen wir uns auf Ihre Bewerbung.

### Ihre Aufgaben

Als Mixed-Signal IC Design Ingenieur (m/w/d) sind Sie verantwortlich für den Entwurf, die Simulation, das Layout und die Optimierung analoger Schaltungen auf Basis moderner CMOS-Technologien. Sie begleiten den gesamten Entwicklungsprozess – von der Konzeptphase über das Schaltungsdesign bis hin zur Evaluierung und zum Test der ICs im Labor. In enger Zusammenarbeit mit dem IC-Design-Team bringen Sie Ihre Expertise in die Umsetzung innovativer Lösungen ein.

### Ihr Profil

- Abgeschlossenes Studium (Master/Diplom) in Elektrotechnik/Mikroelektronik oder vergleichbarem Studiengang.
- Sie verfügen über mindestens 3 Jahre Industrieerfahrung im Mixed-Signal/Analog-IC-Design in allen für die Position beschriebenen Aufgabenbereichen
- Sie übernehmen Verantwortung für Layout, Messung und Evaluation.
- Ihre Erfahrung mit AD/DA-Wandlern, Filtern, Treibern oder Sensorschnittstellen sind für uns besonders wertvoll.
- Darüber hinaus zeichnen Sie sich durch Kommunikationsfähigkeit, Engagement und die Bereitschaft aus, sich neuen Herausforderungen zu stellen.
- Fließendes Englisch (Deutschkenntnisse von Vorteil).

### Wir bieten

- Wir bieten ein dynamisches Arbeitsumfeld in einem hochmotivierten Team, in dem Eigenverantwortung und kreativer Freiraum geschätzt werden.

- Sie haben die Möglichkeit, sich aktiv einzubringen und eigene Ideen umzusetzen. Wir ermöglichen die Teilnahme an wissenschaftlichen Tagungen. Flexible Arbeitszeiten runden unser Angebot ab.
- Ein interdisziplinäres, hochqualifiziertes Team aus Analog-, Digital- und Systementwickler:innen.

## Arbeitsmodell

- Da wir großen Wert auf enge Zusammenarbeit im Team und einen direkten fachlichen Austausch legen, arbeiten Sie mit dem IC-Design-Team an unserem Standort in Frankfurt.
- Anstellungsart: Vollzeit, unbefristet (40h/Woche; genaue Regelung wird vertraglich festgelegt.)
- Gehalt: Jahresbrutto zwischen €54.000 - €80.000 (abhängig von Qualifikation und Erfahrung).
- Arbeitsort: Frankfurt; Hybridmodell (5 Tage/Woche mit 80% in Präsenz) – genaue Regelung wird vertraglich festgelegt.
- Probezeit: 6 Monate

## Interessiert?

Dann freuen wir uns auf Ihre Bewerbung!

Die Stelle ist nur für Bewerber mit gültiger Arbeitserlaubnis in Deutschland gedacht ausgeschrieben.

Senden Sie Ihre vollständigen Unterlagen (Anschreiben, Lebenslauf, Zeugnisse und mindestens zwei Referenzen, gültige Arbeitserlaubnis sowie Aufenthaltstitel ) per E-Mail an

[jobs@anabrid.com](mailto:jobs@anabrid.com).

Bitte beachten Sie: Aus Sicherheitsgründen bitten wir Sie, keine sensiblen Gesundheitsdaten per E-Mail zu übermitteln. Mit dem Versand Ihrer Unterlagen stimmen Sie der Verarbeitung der Daten zum Zwecke des Bewerbungsverfahrens zu. Mehr Informationen finden Sie in unserer Datenschutzerklärung.

## Datenschutz

Mit dem Absenden Ihrer Bewerbung erklären Sie sich damit einverstanden, dass Ihre personenbezogenen Daten zum Zwecke des Bewerbungsverfahrens durch die anabrid GmbH verarbeitet werden. Ihre Daten werden nach Abschluss des Verfahrens innerhalb von 6 Monaten gelöscht, sofern keine anderweitige Einwilligung vorliegt. Weitere Informationen finden Sie in unserer Datenschutzerklärung unter <https://anabrid.com/privacy-policy>

Gemeinsam gestalten wir die Zukunft der Halbleitertechnologie!