

STELLENBESCHREIBUNG: Digital ASIC-Designer (M/W/D)

Standort: 80% in Frankfurt / 20% Remote
Bereich: Digital ASIC Design · Mixed-Signal- und SoC-ASICs

Über uns

- Wir sind ein innovatives, wachsendes Unternehmen mit Fokus auf die Entwicklung moderner Halbleiterlösungen - darunter auch Chips für zukunftsweisende Anwendungen. Unser Team besteht aus hochqualifizierten und engagierten Fachkräften, die mit großer Leidenschaft an anspruchsvollen IC-Projekten arbeiten.

Wenn Sie Teil eines dynamischen Umfelds sein und die Technologie von morgen mitgestalten möchten, freuen wir uns auf Ihre Bewerbung.

Ihre Aufgaben

- Als Digital ASIC-Designer (m/w/d) entwickeln und verifizieren Sie digitale CMOS-Schaltungen auf RTL-, Standard-Cell- und Transistorebene innerhalb komplexer Mixed-Signal- und SoC-ASICs. Sie begleiten Projekte von der Spezifikation über RTL-Design, Implementierung, Simulation und Verifikation bis zur Laborvalidierung. Dazu gehören technische Spezifikationen und hochwertige RTL-Beschreibungen in VHDL und/oder Verilog, Linting-, CDC/RDC-, Synthese-, Timing- und Power-Analysen sowie die Analyse und Behebung von Design- und Verifikationsproblemen. In einem interdisziplinären Team arbeiten Sie außerdem an ASIC-Architektur, Layout, Laborcharakterisierung, Messungen, Auswertungen und technischer Dokumentation mit.

Ihr Profil

- Abgeschlossenes Studium (Diplom/ Master) der Elektrotechnik, Mikroelektronik oder eines vergleichbaren Fachgebiets.
- Mindestens 5 Jahre nachweisbare Industrieerfahrung im Digital-ASIC-Design.
- Vorteilhaft: Nachweisbare Erfahrung im Digital-ASIC-Design einschließlich fundierter Kenntnisse in Linting, CDC/RDC-Verifikation, Synthese sowie Timing- und Power-Analysen
- Sehr gute Kenntnisse in VHDL und/oder Verilog sowie Erfahrung mit modernen ASIC-Entwicklungswerkzeugen, vorzugsweise Cadence.
- Kenntnisse in digitaler Signalverarbeitung, Low-Power-Design und Design-for-Testability (DfT).
- Sehr gute Kenntnisse im digitalen und analogen CMOS-Schaltungsdesign sowie Bereitschaft zur Mitarbeit bei Analog-ASIC-Design, Layout, Messungen und technischer Dokumentation.
- Darüber hinaus zeichnen Sie sich durch Kommunikationsfähigkeit, Engagement und die Bereitschaft aus, sich neuen Herausforderungen zu stellen.
- Fließendes Englisch (gute Deutschkenntnisse)

Wir bieten

- Wir bieten ein dynamisches Arbeitsumfeld in einem hochmotivierten Team, in dem Eigenverantwortung und kreativer Freiraum geschätzt werden.
- Sie haben die Möglichkeit, sich aktiv einzubringen und eigene Ideen umzusetzen. Wir ermöglichen die Teilnahme an wissenschaftlichen Tagungen. Flexible Arbeitszeiten runden unser Angebot ab.
- Ein interdisziplinäres, hochqualifiziertes Team aus Analog-, Digital- und Systementwickler: innen.

Arbeitsmodell

- Da wir großen Wert auf enge Zusammenarbeit im Team und einen direkten fachlichen Austausch legen, arbeiten Sie mit dem IC-Design-Team an unserem Standort in Frankfurt.
- Anstellungsart: Vollzeit, unbefristet (40h/Woche; genaue Regelung wird vertraglich festgelegt.)
- Arbeitsort: Frankfurt; Hybridmodell (5 Tage/Woche mit 80% in Präsenz) – genaue Regelung wird vertraglich festgelegt.
- Beginn: 1.01.2027
- Probezeit: 6 Monate

Wir fördern Vielfalt und begrüßen Bewerbungen aller Menschen unabhängig von Geschlecht, Nationalität, ethnischer Herkunft, Religion/ Weltanschauung, Behinderung, Alter oder sexueller Identität.

Interessiert?

Dann freuen wir uns auf Ihre Bewerbung!

Die Stelle ist nur für Bewerber mit gültiger Arbeitserlaubnis in Deutschland ausgeschrieben.

Senden Sie Ihre vollständigen Unterlagen (Anschreiben, Lebenslauf, Zeugnisse und mindestens zwei Referenzen, gültige Arbeitserlaubnis sowie Aufenthaltstitel) per E-Mail an jobs@anabrid.com.

Bitte übermitteln Sie per E-Mail nur die für das Bewerbungsverfahren erforderlichen Daten. Mit dem Versand Ihrer Unterlagen stimmen Sie der Verarbeitung der Daten zum Zwecke des Bewerbungsverfahrens zu. Mehr Informationen finden Sie in unserer Datenschutzerklärung.

Datenschutz

Mit dem Absenden Ihrer Bewerbung erklären Sie sich damit einverstanden, dass Ihre personenbezogenen Daten zum Zwecke des Bewerbungsverfahrens durch die anabrid GmbH verarbeitet werden. Ihre Daten werden nach Abschluss des Verfahrens innerhalb von 6 Monaten gelöscht, sofern keine anderweitige Einwilligung vorliegt. Weitere Informationen finden Sie in unserer Datenschutzerklärung unter <https://anabrid.com/privacy-policy>

Gemeinsam gestalten wir die Zukunft der Halbleitertechnologie!